MCS—51的片外程序存储器空间和片外数据存储器空间在逻辑上是严格分开的，通过不同的选通信号（PSEN非、RD非或WR非）来选通不同的逻辑空间。

在实际涉及和开发时，由于程序放在EPROM中，使调试不方便，若在程序存储器空间安放RAM则可使调试程序和修改程序变得方便。为了实现该目的，可以把PSEN非和RD非相与后，再连接到RAM芯片的OE非，即可使片外程序存储器空间与片外数据存储器空间混合，构成一个单一的组合物理寄存器空间。

注：RAM在断点后会丢失数据，所以此方案只适合在线调试中使用。

问：什么是线调试？

问：数据存储器只能用来存储数据吗？可以导入程序吗？

答：RAM可以用来存储程序，只是S51严格区分两个存储器